

(11) Publication number:

2001345478 A

Generated Document

PATENT ABSTRACTS OF JAPAN

(21) Application number:

2000164349

(51) Intl. Cl.: H01L 33/00 C30B 29/38 H01L 21/205 H01S 5/343

(22) Application date:

01.06.00

(30) Priority:

(43) Date of application publication:

14.12.01

SAKAI SHIRO (71) Applicant:

NITRIDE SEMICONDUCTOR CO LTD

(72) Inventor:

SAKAI SHIRO

(84) Designated contracting states:

(74) Representative:

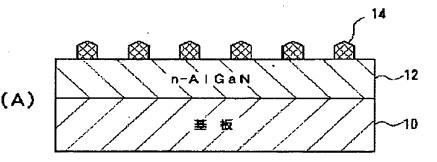
(54) METHOD OF MANUFACTURING GALLIUM NITRIDE COMPOUND **SEMICONDUCTOR**

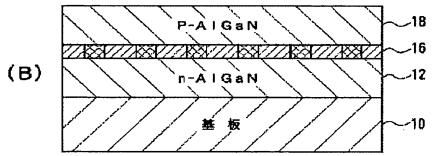
(57) Abstract:

PROBLEM TO BE SOLVED: To improve the luminous efficiency of a GaN compound semiconductor regardless of the presence/absence of dislocation.

SOLUTION: The GaN compound semiconductor is constituted in a double heterostructure by successively laminating an n-type AlGaN layer 12, an undoped AlGaN layer 16, and a p-type AlGaN layer 18 upon a substrate 10. At the time of forming the undoped AlGaN layer 16, Ga or Al droplets are formed on the n-type AlGaN layer 12. Since the droplets 14 exist on the layer 12, the percentage composition of Ga and Al in the undoped AlGaN layer 16 fluctuates and spatial fluctuations occur in band gaps. Because of the spatial fluctuations of the band gaps, the generation-recombination ratio between electrons and holes increases.

COPYRIGHT: (C)2001,JPO





(19)日本国特許庁 (JP)

(12) 公開特許公報(A)

(11)特許出願公閱番号 特開2001-345478 (P2001-345478A)

(43)公開日 平成13年12月14日(2001.12.14)

(51) Int.Cl.7	識別	記号 F	I	テーマコード(参考)
H01L	33/00	Н0	1 L 33/00	C 4G077
C30B	29/38	C 3	0 B 29/38	D 5F041
H01L	21/205	н 0	1 L 21/205	5 F 0 4 5
H01S	5/343	Н 0	1 S 5/343	5 F 0 7 3
			審查請求 有	請求項の数8 OL (全 5 頁)

(21)出願番号	特願2000-164349(P2000-164349)	(71)出願人	591080069		
			酒井 士郎		
(22)出顧日	平成12年6月1日(2000.6.1)		徳島県徳島市八万町中津浦174-4		
		(71)出願人	(71) 出願人 500221563		
			ナイトライド・セミコンダクター株式会社		
			徳島県鳴門市瀬戸町明神字板屋島115番地		
			o7		
		(72)発明者	酒井 士郎		
			徳島県徳島市八万町中津浦174番4号		
		(74)代理人	100075258		
			弁理士 吉田 研二 (外2名)		

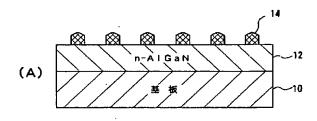
最終頁に続く

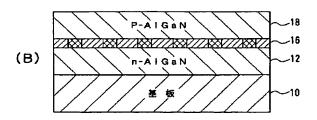
(54) 【発明の名称】 空化ガリウム系化合物半導体の製造方法

(57)【要約】

【課題】 GaN系化合物半導体において、転位の存在 にかかわらず発光効率を向上させる。

【解決手段】 基板10上にn型A1GaN層12、アンドープA1GaN層16、p型A1GaN層18を積層してダブルヘテロ構造とする。アンドープA1GaN層16を形成する際に、n型A1GaN層12にGaあるいはA1のドロップレット14を形成する。ドロップレット14の存在により、アンドープA1GaN層16中のGaとA1の組成比が変動し、バンドギャップに空間的ゆらぎが生じる。バンドギャップの空間的ゆらぎにより電子と正孔の発光再結合割合が増大する。





【特許請求の範囲】

【請求項1】 基板上に複数の窒化ガリウム系化合物半 導体を積層する窒化ガリウム系化合物半導体の製造方法 であって、

前記複数の窒化ガリウム系化合物半導体の少なくとも1 つに、バンドギャップの空間的ゆらぎを形成するステッ プを有することを特徴とする窒化ガリウム系化合物半導 体の製造方法。

【請求項2】 請求項1記載の方法において、

前記バンドギャップの空間的ゆらぎは、下地層に前記室 10 化ガリウム系化合物半導体の組成物を離散的に形成し、 前記組成物が形成された下地層の上に前記窒化ガリウム 系化合物半導体を成長させることにより形成されること を特徴とする窒化ガリウム系化合物半導体の製造方法。

【請求項3】 請求項1記載の方法において、

前記バンドギャップの空間的ゆらぎは、下地層に前記室 化ガリウム系化合物半導体の組成物拡散長を変化させる 層を離散的に形成し、前記層が形成された下地層の上に 前記室化ガリウム系化合物半導体を成長させることによ り形成されることを特徴とする窒化ガリウム系化合物半 導体の製造方法。

【請求項4】 請求項1記載の方法において、

前記バンドギャップの空間的ゆらぎは、下地層に格子不 整合を有する層を形成し、前記層が形成された下地層の 上に前記窒化ガリウム系化合物半導体を成長させること により形成されることを特徴とする窒化ガリウム系化合 物半導体の製造方法。

【請求項5】 請求項2記載の方法において、 前記室化ガリウム系化合物半導体はA1GaNであり、 窒化ガリウム系化合物半導体の製造方法。

【請求項6】 請求項3記載の方法において、 前記窒化ガリウム系化合物半導体はA 1 G a Nであり、 前記層はSiNであることを特徴とする窒化ガリウム系 化合物半導体の製造方法。

【請求項7】 請求項4記載の方法において、 前記複数の窒化ガリウム系化合物半導体は超格子構造を なすことを特徴とする窒化ガリウム系化合物半導体の製 造方法。

【請求項8】 請求項7記載の方法において、 前記複数の窒化ガリウム系化合物半導体はA1GaN及 びGaNであり、前記格子不整合を有する層はA1N、 InN、AlInGaN、Si、MgNの少なくともい ずれかであることを特徴とする窒化ガリウム系化合物半 導体の製造方法。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】本発明は窒化ガリウム系化合 物半導体の製造方法、特に発光素子の発光効率改善に関 する。

[0002]

【従来の技術】従来より、発光素子材料、特に紫外線領 域の発光素子材料としてAIGaN、AIGaN/Ga N量子井戸型超格子 (MQW) 等が知られている。これ らの材料は通常サファイア基板上に形成され、格子不整 合により10°~10°/cm²程度の転位が存在する。 [0003]

2

【発明が解決しようとする課題】転位点では、キャリア である電子と正孔が発光に寄与しないで再結合する(非 発光再結合)ため、転位密度が増大する程、一般に発光 素子の発光効率が低下してしまう。

【0004】図4には、発光素子材料のバンドギャップ Egが模式的に示されている。図に示されるように、発 光素子材料のバンドギャップに空間的なゆらぎが存在す る場合、発光はバンドギャップの狭いところ(図中aで 示す部位)のみで生じる。したがって、バンドギャップ の空間的ゆらぎに基づく発光点の密度が、発光素子材料 中の転位の密度よりも高く設定できれば、転位点で電子 と正孔が非発光再結合する(図中bで示す)割合よりも バンドギャップの狭い点で生じる発光再結合の割合を高 くでき、発光効率の劣化を抑制し得る。

【0005】本発明の目的は、GaNやAlGaNなど の窒化ガリウム系化合物半導体に転位が存在しても、発 光効率等の特性を向上させることができる製造方法を提 供することにある。

[0006]

【課題を解決するための手段】上記目的を達成するため に、本発明の製造方法は、基板上に複数の窒化ガリウム (GaN) 系化合物半導体を積層する窒化ガリウム系化 前記組成物はGaあるいはAlであるととを特徴とする 30 合物半導体の製造方法であって、前記複数のGaN系化 合物半導体の少なくとも1つに、バンドギャップの空間 的ゆらぎを形成するステップを有することを特徴とす る。バンドギャップに空間的ゆらぎを形成し、バンドギ ャップの狭い部位でキャリアの再結合を生じさせること で転位の存在によらずに発光効率を上げることができ る。バンドギャップの空間的ゆらぎは、転位の密度より も高い密度で形成することが望ましい。例えば、転位の 密度が10°~10°/cm²である場合、発光点(パン ドギャップの狭い部位) 間の平均距離が1μm以下とな 40 るように空間的ゆらぎを形成することが望ましい。 【0007】本発明の1つの実施形態では、バンドギャ ップの空間的ゆらぎは、下地層に前記GaN系化合物半 導体の組成物を離散的に形成し、前記組成物が形成され た下地層の上に前記GaN系化合物半導体を成長させる ことにより形成される。組成物が下地層に存在すると、 GaN系化合物半導体をその下地層の上に形成する際 に、当該組成物の固層組成が高くなり、組成物が存在し ない部位との間で組成比率に差が生じる。この組成比率 の差によりバンドギャップの空間的ゆらぎが生じる。G 50 a N系化合物半導体の組成物とは、例えばA 1 G a Nの

ととができる。

場合にはA1、Ga、Nのいずれかであり、InGaN の場合にはIn、Ga、Nのいずれかである。離散的に 形成される組成物の密度を調整することで、パンドギャ ップの空間的ゆらぎの周期(あるいは密度)を調整する

【0008】また、本発明の他の実施形態では、バンド ギャップの空間的ゆらぎは、下地層に前記G a N系化合 物半導体の組成物拡散長を変化させる層を離散的に形成 し、前記層が形成された下地層の上に前記G a N系化合 物半導体を成長させることにより形成される。組成物拡 10 散長を変化させる層が下地層に存在すると、GaN系化 合物半導体をその下地層の上に形成する際にGaN系化 合物半導体の組成物間でその拡散長変化に起因した組成 変化が生じる。この組成変化によりバンドギャップの空 間的ゆらぎが生じる。組成物拡散長を変化させる層の密 度を調整するととで、バンドギャップの空間的ゆらぎの 周期(あるいは密度)を調整することができる。

【0009】また、本発明の他の実施形態では、バンド ギャップの空間的ゆらぎは、下地層に格子不整合を有す る層を形成し、前記層が形成された下地層の上に前記G 20 a N系化合物半導体を成長させることにより形成され る。下地層に格子不整合が存在すると、その部位におい て下地層の上に形成されるGaN系化合物半導体の層厚 が他の部分と比べて相違する(薄くなる)とととなり、 この層厚の変化によりバンドギャップが空間的にゆらぐ ことになる。GaN系化合物半導体が例えば量子井戸構 造である場合には、バンドギャップの空間的ゆらぎは顕 著となる。

【発明の実施の形態】以下、図面に基づき本発明の実施 形態について説明する。

【0010】図1には、本実施形態に係る窒化ガリウム 系化合物半導体の製造方法が示されている。本実施形態 では、n型Al,GA1-vN/アンドープAl,Ga1-xN /p型Al,Ga,-、Nの3層ダブルヘテロ構造発光素子 を製造している。

【0011】まず、(A) に示されるように、サファイ ア等の基板 1 0 上に n 型 A 1 、G A 1 - 、 N 層 1 2 を 1 0 5 0度で成長させる。次に、800~1050度の温度で 数秒間トリメチルガリウムと窒素ガスを基板に供給し、 MOCVD法によりn型Al,Ga,-,N層12上に約1 0~500nm径のガリウムドロップレット14を離散 的に形成する。

【0012】そして、(B) に示されるように、Gaの ドロップレット(あるいはガリウムの微小塊)14が形 成されたn型A 1, Ga, -, N層 1 2上に、1050度で アンドープAl, Ga1-x N層16を成長させる。このと き、Gaドロップレットが存在する部位では、アンドー プA1、Ga1-x N層16中のガリウムの固相組成が高く なり、アンドープAI,Ga,,,N層16のパンドギャッ

ムドロップレット14の存在によりアンドープA1、G a_{1-x} N層 16 中に組成変動が生じる様子が異なるハッ チングで模式的に示されている。アンドープAl,Ga 1-x N層 1 6 は、例えば 0. 0 5 μm程度の厚さとする ことができる。このような組成変動は、バンドギャップ の空間的ゆらぎ、すなわちバンドギャップの広狭を生じ させる。バンドギャップに空間的なゆらぎが形成された アンドープA1、Ga1-x N層16を成長させた後、10 50度でp型A 1、Ga,..、N層 18を成長させ、ダブル ヘテロ構造とする。なお、以上のような半導体層の成長 は、反応管のサセプタ上に基板を載置し、ヒータで基板 10を加熱するとともに反応管に順次原料ガスを導入す ることで行うことができる。

【0013】以上のようにして形成されたダブルヘテロ 型発光素子に電圧を印加して発光させたところ、Gaド ロップレット14を形成せずに成長させた構造の発光強 度に比べ約10倍の発光強度が得られることを出願人は 確認している。

【0014】なお、本実施形態ではドロップレット14 としてGaを用いているが、AlGaNの組成物である AlあるいはGaのいずれを用いてもよい。トリメチル ガリウムの代わりにトリメチルアルミニウムを加熱した 基板10上に流すことで、A1のドロップレットを形成 することができる。

【0015】図2には、他の実施形態に係る製造方法が 示されている。本実施形態においても、図1と同様にA 1GaNの3層ダブルヘテロ構造発光素子を製造してい

【0016】まず、(A)に示されるように、基板10 30 上に1050度でn型Al, Ga, N層12を成長させ た後、n型Al, Ga, 、N層12の表面にSiN層15 を離散的に形成する。SiN層15を離散的に形成する には、SiNを全面に形成した後にその一部を除去する ことで形成してもよく、あるいはSiNの原料ガスであ るシランガスとアンモニアガスの流量を調整することで 形成してもよい。SiN層15が形成された部位はマス ク部、SiN層15が形成されていない部位は窓部とな

【0017】次に、(B) に示されるように、SiN層 15が形成されたn型Al,Ga,,,N層12上にアンド ープA1GaN層16を成長させる。このとき、成長は SiN層15が形成されていない窓部から生じ、やがて SiN層15上にも成長していく。SiN層15上で成 長する場合には、Ga原子とAI原子のSiN上での拡 散長が異なるため、窓部とマスク部でアンドープAl, Ga_{1-x}N層16中におけるAlとGaの組成が異なる ことになる。具体的には、SiN上ではAlはGaに比 べてあまり動かず固体に取り込まれるため、窓部におい てはAl組成が小さくなる。Al組成が小さくなるとバ プに空間的なゆらぎが形成される。(B)では、ガリウ 50 ンドギャップは狭く(小さく)なるから、アンドープA

1、 Ga_{1-x} N層 16 のバンドギャップに空間的ゆらぎが生じることになる。バンドギャップに空間的なゆらぎが形成されたアンドープ $A1_xGa_{1-x}$ N層 16 を成長させた後、p型 $A1_yGa_{1-y}$ N層 18 を成長させ、ダブルヘテロ構造とする。

【0018】本実施形態においても、転位密度以上に容易にパンドギャップの空間的ゆらぎを形成することができるので、発光効率を向上させることができる。

【0019】図3には、さらに他の実施形態に係る製造方法が示されている。本実施形態では、AlGaN/G 10aNの量子井戸型超格子(MQW)発光素子を製造している。

【0020】基板 (図示せず) 上にA1GaN層20を 形成し、次にGaN層22を形成する。以下、同様にし て n ピッチ (n は例えば20とすることができる)繰り 返し、超格子構造とする。各層の厚さは1~100n m、例えば5nm程度とすることができる。そして、A 1GaN層20上にGaN層22を形成する際に、格子 不整合の比較的大きな材料、具体的にはAIN、In N、AlInGaN、Si、MgN等の層(格子不整合 層) 21を離散的に形成し、この層21が形成されたA 1GaN層20上にGaN層22を形成する。各層及び 層21は、上述した実施形態と同様にMOCVD法で形 成することができる。超格子の界面に格子不整合の大き な物質が存在すると、表面に微小な荒れが発生する。と の荒れの部分でGaN層22の厚さが他の部分と異なる ことになり、層の厚さが不均一になると量子効果に基づ く量子準位が空間的に変化するため、バンドギャップが 空間的にゆらぐことになる。層21を十分な密度で形成 し、バンドギャップの空間的ゆらぎの密度を転位密度以 30 上とすることで、発光効率を向上させることができる。 【0021】本願出願人は、図3に示された超格子構造 の発光素子(層21としてA1Nを使用)に電圧を印加 して発光させた場合、層21を形成しない場合に比べて 約10倍の発光強度が得られることを確認している。

* 【0022】以上、本発明の実施形態について説明したが、本発明はこれらに限定されるものではなく、その技術的思想の範囲内で種々の変更が可能である。例えば、図2においてAlGaN組成物の拡散長を変化させる層としてSiNではなく他の材料、例えばSiOzを用いることも可能である。

【0023】また、図3においてはA1GaN層20上に格子不整合層21を形成しているが、GaN層22上に格子不整合層21を形成し、A1GaN層20のバンドギャップに空間的ゆらぎを形成することもできる。【0024】さらに、図3においてはA1GaN/GaNのMQW構造としたが、他の材料でMQW構造を形成することもできる。例えば、A1GaN/A1N/GaNでMQW構造を形成することが好適である。この場合、ALGaNとA1Nとの界面、及びA1NとGaNとの界面に格子不整合層21を形成することができる。【0025】

【発明の効果】本発明によれば、GaN系化合物半導体のバンドギャップの空間的ゆらぎを容易に形成すること ができ、これにより発光効率等の特性を向上させることができる。

【図面の簡単な説明】

【図1】 実施形態の製造方法を示す説明図である。

【図2】 他の実施形態の製造方法を示す説明図である。

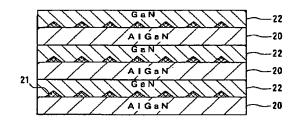
【図3】 他の実施形態の製造方法を示す説明図である。

【図4】 バンドギャップの空間的ゆらぎを示す説明図 である。

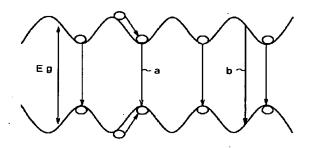
0 【符号の説明】

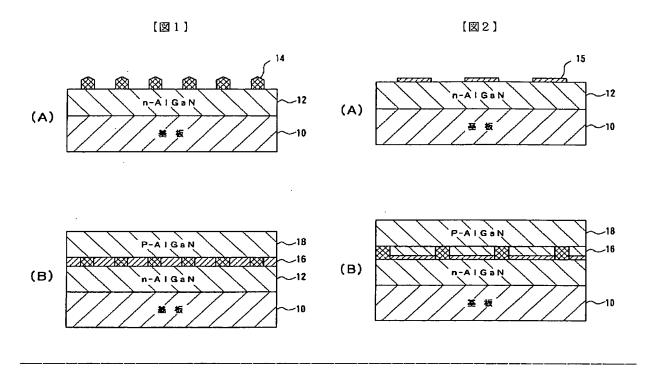
10 基板、12 n型Al_vGa_{1-v}N層、14 Ga ドロップレット、15SiN層、16 アンドープAl _xGa_{1-x}N層、18 p型AlGaN層、21 格子不 整合層。

【図3】



[図4]





フロントページの続き

F ターム(参考) 4G077 AAO3 BE11 BE15 DB08 EF01 5F041 AAO3 CAO4 CAO5 CA33 CA34 CA40 CA46 CA65 CA73 5F045 AAO4 ABO2 ABO9 AB14 AB17 AB18 ACO1 ACO8 AC12 AD12 AD13 AD14 AF09 BB16 CAO9 DA53 DA54 DA55 DA63 DB02 5F073 AA74 CAO2 CAO7 CB05 DAO5